

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Агафонов Александр Викторович

Должность: директор филиала

Дата подписания: 18.06.2026 09:51:35

Университетский институт (филиал) Московского политехнического университета
2539477a8ecf706dc9cff164bc411eb6d3c4ab06

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ
ВЫСШЕГО ОБРАЗОВАНИЯ «МОСКОВСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»
ЧЕБОКСАРСКИЙ ИНСТИТУТ (ФИЛИАЛ) МОСКОВСКОГО ПОЛИТЕХНИЧЕСКОГО УНИВЕРСИТЕТА

Кафедра Информационных технологий и систем управления



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Микропроцессорные устройства систем управления»

(наименование дисциплины)

Направление подготовки	09.03.01 «Информатика и вычислительная техника» (код и наименование направления подготовки)
Направленность (профиль) подготовки	«Программное обеспечение вычислительной техники и автоматизированных систем» (наименование профиля подготовки)
Квалификация выпускника	бакалавр
Форма обучения	очная, заочная
Год начала обучения	2026

Чебоксары, 2026

Рабочая программа дисциплины разработана в соответствии с:

- Федеральный государственный образовательный стандарт высшего образования - бакалавриат по направлению подготовки 09.03.01 – Информатика и вычислительная техника, утвержденный приказом Министерства науки и высшего образования Российской Федерации № 929 от 19 сентября 2017 г. зарегистрированный в Минюсте 10 октября 2017 года, рег. номер 48489 (далее – ФГОС ВО).

- учебным планом (очной, заочной форм обучения) по специальности 09.03.01 – Информатика и вычислительная техника.

Автор Тогузов Сергей Александрович, старший преподаватель кафедры Информационные технологии и системы управления

(указать ФИО, ученую степень, ученое звание или должность)

Программа одобрена на заседании кафедры Информационные технологии и системы управления (протокол № 9 от 22.05.2026 г.).

1. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения образовательной программы (Цели освоения дисциплины)

1.1. *Целями* освоения дисциплины «Микропроцессорные устройства систем управления» являются:

изучение состояния современной микропроцессорной техники и тенденций ее развития; математических основ функционирования цифровой вычислительной техники; архитектур и систем команд микропроцессоров и микроконтроллеров; приемов их программирования; способов сопряжения компонентов микропроцессорной системы.

Для достижения целей дисциплины необходимо решить следующую *основную задачу* – сформировать у обучающихся теоретические знания и практические навыки, необходимые для:

освоения основных понятий и методов современной информатики; изучения технических и программных средств реализации информационных процессов;

освоение приемов использования современных компьютерных технологий в качестве инструмента решения прикладных задач в профессиональной деятельности.

1.2. Области профессиональной деятельности и(или) сферы профессиональной деятельности, в которых выпускники, освоившие программу, могут осуществлять профессиональную деятельность:

06 Связь, информационные и коммуникационные технологии (в сфере проектирования, разработки, внедрения и эксплуатации средств вычислительной техники и информационных систем, управления их жизненным циклом).

1.3. К основным задачам изучения дисциплины относится подготовка обучающихся к выполнению трудовых функций в соответствии с профессиональными стандартами:

Код и наименование профессионального стандарта	Обобщенные трудовые функции			Трудовые функции		
	код	наименование	уровень квалификации	наименование	код	уровень (подуровень) квалификации
06.001 Программист Профессиональный стандарт «Программист», утвержденный приказом Министерством труда и	D	Разработка требований и проектирование программного обеспечения	6	Анализ требований к программному обеспечению	D/01.6	6
			6	Разработка технических спецификаций на программные компоненты и их	D/02.6	

Код и наименование профессионального стандарта	Обобщенные трудовые функции			Трудовые функции		
	код	наименование	уровень квалификации	наименование	код	уровень (подуровень) квалификации
социальной защиты Российской Федерации от 18.11.2013 № 679н (зарегистрирован в Министерстве труда и социальной защиты Российской Федерации от 18 декабря 2013 г. №30635)				взаимодействие		
			6	Проектирование программного обеспечения	D/03.6	
06.028 Системный программист Профессиональный стандарт «Системный программист», утв. Приказом Министерством труда и социальной защиты РФ от 29 сентября 2020 года N 678н	А	Разработка компонентов системных программных продуктов	6	Разработка драйверов устройств	A/01.6	6
			6	Разработка компиляторов, загрузчиков, сборщиков	A/02.6	6
				Разработка системных утилит	A/03.6	6
				Создание инструментальных средств программирования	A/04.6	6
06.015 Специалист по информационным системам Профессиональный стандарт «Специалист по информационным системам», утв.	С	Выполнение работ и управление работами по созданию (модификации) и сопровождению ИС, автоматизирующие	6	Разработка модели бизнес-процессов заказчика	C/08.6	6
				Выявление требований к ИС	C/11.6	6
				Анализ требований	C/12.6	6

Код и наименование профессионального стандарта	Обобщенные трудовые функции			Трудовые функции		
	код	наименование	уровень квалификации	наименование	код	уровень (подуровень) квалификации
приказом Министерством труда и социальной защиты РФ 18 ноября 2014 г. №896н		х задачи организационного управления и бизнес-процессы		Разработка архитектуры ИС	С/14.6	6
				Проектирование и дизайн ИС	С/16.6	6
				Разработка баз данных ИС	С/17.6	6
				Организационное и технологическое обеспечение кодирования на языках программирования	С/18.6	6
				Организационное и технологическое обеспечение модульного тестирования ИС (верификации)	С/19.6	6
				Создание пользовательской документации к ИС	С/22.6	6
				Организация репозитория хранения данных о создании (модификации) и вводе ИС в эксплуатацию	С/40.6	6

1.4. Компетенции обучающегося, формируемые в результате освоения дисциплины

Наименование категории (группы) компетенций	Код и наименование компетенций	Код и наименование индикатора достижения компетенции	Перечень планируемых результатов обучения
---------------------------------------------	--------------------------------	------------------------------------------------------	-------------------------------------------

<p>Разработка, отладка, модификация и поддержка системного программного обеспечения</p>	<p>ПК-3. Способен разрабатывать компоненты системных программных продуктов</p>	<p>ПК-3.1 Разрабатывает драйверы устройств</p> <p>ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики</p> <p>ПК-3.3 Разрабатывает системные утилиты</p> <p>ПК-3.4. Создает инструментальные средства программирования</p>	<p><i>на уровне знаний:</i></p> <ul style="list-style-type: none"> - методы и средства разработки драйверов устройств, компиляторов, системных утилит; - назначение, организацию, принципы функционирования, последовательность и этапы разработки инструментальных средств программирования; - стандарты, методические и нормативные материалы, определяющие проектирование и разработку драйверов, компиляторов, загрузчиков, сборщиков, утилит; <p><i>на уровне умений:</i></p> <ul style="list-style-type: none"> -применять драйверы устройств, компиляторов, загрузчиков, сборщиков, утилит; -применять современные инструментальные средства программирования. <p><i>на уровне навыков:</i></p> <ul style="list-style-type: none"> - методами и средствами разработки драйверов устройств, компиляторов, системных утилит; - методами организации процесса разработки драйверов устройств, компиляторов, системных утилит.
-----------------------------------------------------------------------------------------	--------------------------------------------------------------------------------	------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------	--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

2. Место дисциплины в структуре ОПОП

Дисциплина Б1.Д(М)В.ДВ.8 «Микропроцессорные устройства систем управления» реализуется в рамках обязательной части Блока 1 «Дисциплины (модуля)» программы бакалавриата.

Дисциплина преподается обучающимся по очной форме обучения – в 5-м семестре, по заочной форме – в 5-м семестре.

Дисциплина «Микропроцессорные устройства систем управления» является финальным этапом формирования компетенций ПК-3 в процессе освоения ОПОП.

Дисциплина «Микропроцессорные устройства систем управления» основывается на знаниях, умениях и навыках, приобретенных при изучении дисциплин: компьютерная графика при проектировании, компьютерное моделирование процессов электроэнергетики.

Формой промежуточной аттестации знаний обучаемых по очной форме обучения является экзамен в 5-м семестре, по заочной форме экзамен в 5-м семестре.

3. Объем дисциплины очная форма обучения:

Вид учебной работы по дисциплине	Всего в з.е. и часах	Семестр 5 в часах
Общая трудоёмкость дисциплины	4 з.е. -144 ак.час	144 ак.час
Контактная работа - Аудиторные занятия	65	65
<i>Лекции</i>	32	32
<i>Лабораторные занятия</i>	32	32
<i>Семинары, практические занятия</i>	-	-
<i>Консультация</i>	1	1
Самостоятельная работа	43	43
Курсовая работа (курсовой проект)	-	-
Вид промежуточной аттестации	Экзамен - 36 часов	Экзамен - 36 часов

заочная форма обучения:

Вид учебной работы по дисциплине	Всего в з.е. и часах	Семестр 5 в часах
Общая трудоёмкость дисциплины	4 з.е. -144 ак.час	4 з.е. -144 ак.час
Контактная работа - Аудиторные занятия	21	25
<i>Лекции</i>	10	14
<i>Лабораторные занятия</i>	10	10
<i>Семинары, практические занятия</i>	-	-
<i>Консультация</i>	1	1
Самостоятельная работа	114	114
Курсовая работа (курсовой проект)	-	-
Вид промежуточной аттестации	Экзамен - 9 часов	Экзамен - 9 часов

4. Содержание дисциплины, структурированное по темам (разделам) дисциплины с указанием их объемов (в академических часах) и видов учебных занятий

4.1. Учебно-тематический план

Очная форма обучения

Наименование тем (разделов) дисциплины	Трудоемкость в часах			самостоятельная работа	Код индикатора достижений компетенции
	Контактная работа – Аудиторная работа		семинары и практические занятия		
	лекции	лабораторные занятия			
Тема 1. Понятие электронной системы. Микроконтроллеры и микропроцессоры. Представление информации в микропроцессорной системе.	4	-	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 2. Микропроцессоры с сокращенным и полным набором команд. Структура микроконтроллера.	4	-	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 3. Типы тактирования микроконтроллеров. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.	4	4	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 4. Электропотребление и режимы работы микроконтроллеров. Основные функции модуля таймера-счётчика.	4	4	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 5. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.	4	8	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 6. Интерфейсы, основные понятия. Интерфейс UART. Интерфейс SPI. Прямой доступ к памяти (DMA).	4	8	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 7. Преобразователи АЦП и ЦАП. Постоянные и оперативные запоминающие устройства.	4	-	-	5	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 8. Устройства ввода и вывода информации.	4	8	-	8	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Консультация	1			-	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4

Курсовая работа (курсовой проект)	-	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Контроль (экзамен)	36	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
ИТОГО	65	79

Заочная форма обучения

Наименование тем (разделов) дисциплины	Трудоемкость в часах				Код индикатора достижений компетенции
	Контактная работа – Аудиторная работа			самостоятельная работа	
	лекции	лабораторные занятия	семинары и практические занятия		
Тема 1. Понятие электронной системы. Микроконтроллеры и микропроцессоры. Представление информации в микропроцессорной системе.	1	-	-	10	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 2. Микропроцессоры с сокращенным и полным набором команд. Структура микроконтроллера.	1	-	-	10	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 3. Типы тактирования микроконтроллеров. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.	2	2	-	10	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 4. Электропотребление и режимы работы микроконтроллеров. Основные функции модуля таймера-счётчика.	1	-	-	10	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 5. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.	2	4	-	20	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 6. Интерфейсы, основные понятия. Интерфейс UART. Интерфейс SPI. Прямой доступ к памяти (DMA).	1	-	-	20	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Тема 7. Преобразователи АЦП и ЦАП. Постоянные и оперативные запоминающие	1	-	-	14	ПК-3.1 ПК-3.2 ПК-3.3

устройства.					ПК-3.4
Тема 8. Устройства ввода и вывода информации.	1	4	-	20	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Консультация	1			-	ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Курсовая работа (курсовой проект)	-				ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
Контроль (экзамен)	9				ПК-3.1 ПК-3.2 ПК-3.3 ПК-3.4
ИТОГО	21			123	

4.2. Содержание дисциплины

Тема 1. Понятие электронной системы

Микроконтроллеры и микропроцессоры.

Представление информации в микропроцессорной системе.

Тема 2. Микропроцессоры с сокращенным и полным набором команд

Структура микроконтроллера. История развития архитектур микропроцессоров. Производители микропроцессоров. Примеры применения микропроцессоров в энергетике.

Тема 3. Типы тактирования микроконтроллеров.

Типы и особенности генераторов, влияние частоты на характеристики микропроцессорных систем.

Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.

Тема 4. Электропотребление и режимы работы микроконтроллеров

Назначение таймера. Основные функции модуля таймера-счётчика. Особенности применения таймеров счетчиков в энергетике. Специализированные таймеры, сторожевой таймер.

Тема 5. Прерывания в микроконтроллерах

Способы обмена данными в микропроцессорных системах. События и их обработка в микроконтроллерах.

Тема 6. Интерфейсы, основные понятия

Программный способ обмена данными в микропроцессорных системах. Интерфейс UART. Интерфейс SPI. Прямой доступ к памяти (DMA).

Тема 7. Преобразователи АЦП и ЦАП. Постоянные и оперативные запоминающие устройства.

Преобразования цифровых сигналов в аналоговые (ЦАП).

Преобразования аналоговых сигналов в цифровые (АЦП).

Постоянные запоминающие устройства.

Оперативные запоминающие устройства.

Тема 8. Устройства ввода и вывода информации.

Структура периферийного устройства. Функции и структура системы ввода-вывода.

Устройства ввода информации. Устройства вывода информации.

5. Учебно-методическое обеспечение самостоятельной работы студентов

Самостоятельная работа проводится с целью: систематизации и закрепления полученных теоретических знаний и практических умений обучающихся; углубления и расширения теоретических знаний студентов; формирования умений использовать нормативную, правовую, справочную документацию, учебную и специальную литературу; развития познавательных способностей и активности обучающихся: творческой инициативы, самостоятельности, ответственности, организованности; формирование самостоятельности мышления, способностей к саморазвитию,

совершенствованию и самоорганизации; формирования профессиональных компетенций; развитию исследовательских умений студентов.

Формы и виды самостоятельной работы студентов: чтение основной и дополнительной литературы – самостоятельное изучение материала по рекомендуемым литературным источникам; работа с библиотечным каталогом, самостоятельный подбор необходимой литературы; работа со словарем, справочником; поиск необходимой информации в сети Интернет; конспектирование источников; реферирование источников; составление аннотаций к прочитанным литературным источникам; составление рецензий и отзывов на прочитанный материал; составление обзора публикаций по теме; составление библиографии (библиографической картотеки); подготовка к различным формам текущей и промежуточной аттестации (к тестированию, курсовой работе, экзамену); самостоятельное выполнение практических заданий репродуктивного типа (ответы на вопросы, задачи, тесты).

Технология организации самостоятельной работы обучающихся включает использование информационных и материально-технических ресурсов образовательного учреждения: библиотеку с читальным залом, компьютерные классы с возможностью работы в Интернет; аудитории (классы) для консультационной деятельности.

Перед выполнением обучающимися внеаудиторной самостоятельной работы преподаватель проводит консультирование по выполнению задания, который включает цель задания, его содержания, сроки выполнения, ориентировочный объем работы, основные требования к результатам работы, критерии оценки. Во время выполнения обучающимися внеаудиторной самостоятельной работы и при необходимости преподаватель может проводить индивидуальные и групповые консультации.

Контроль самостоятельной работы студентов предусматривает: соотнесение содержания контроля с целями обучения; объективность контроля; валидность контроля (соответствие предъявляемых заданий тому, что предполагается проверить); дифференциацию контрольно-измерительных материалов.

Формы контроля самостоятельной работы: просмотр и проверка выполнения самостоятельной работы преподавателем; организация самопроверки, взаимопроверки выполненного задания в группе; обсуждение результатов выполненной работы на занятии; проведение письменного опроса; проведение устного опроса; организация и проведение индивидуального собеседования; организация и проведение собеседования с группой.

Перечень вопросов, отводимых на самостоятельное освоение дисциплины, формы внеаудиторной самостоятельной работы

Наименование тем (разделов) дисциплины	Перечень вопросов, отводимых на самостоятельное освоение	Формы внеаудиторной самостоятельной работы
Тема 1. Понятие	1. Архитектура и классификация электронных систем	Работа с конспектом

<p>электронной системы. Микроконтроллеры и микропроцессоры. Представление информации в микропроцессорной системе.</p>	<ul style="list-style-type: none"> • Ключевые вопросы: <ul style="list-style-type: none"> ○ Что такое электронная система? ○ Основные компоненты (датчики, процессоры, исполнительные устройства). ○ Классификация систем: аналоговые, цифровые, гибридные. ○ Примеры применения: от бытовой техники до промышленной автоматизации. • Практическое задание: <ul style="list-style-type: none"> ○ Разобрать структуру простой электронной системы (например, умного термостата). 2. Микропроцессоры: принцип работы и применение <ul style="list-style-type: none"> • Ключевые вопросы: <ul style="list-style-type: none"> ○ Отличие микропроцессора от микроконтроллера. ○ Архитектура фон Неймана и Гарвардская архитектура. ○ Примеры микропроцессоров: Intel x86, ARM Cortex. • Практическое задание: <ul style="list-style-type: none"> ○ Сравнить характеристики микропроцессоров для ПК и мобильных устройств. 3. Микроконтроллеры: особенности и программирование <ul style="list-style-type: none"> • Ключевые вопросы: <ul style="list-style-type: none"> ○ Структура микроконтроллера (ЦПУ, память, периферия: ADC, UART, PWM). ○ Популярные семейства: AVR (Arduino), STM32, PIC. ○ Основы программирования на C/C++ для МК (пример: мигание светодиодом). • Практическое задание: <ul style="list-style-type: none"> ○ Написать простую программу для МК с использованием среды разработки (Arduino IDE, Keil, STM32CubeIDE). 	<p>лекций, учебной, методической и дополнительной литературой. Подготовка к анализу конкретной ситуации.</p>
<p>Тема 2. Микропроцессоры с сокращенным и полным набором команд. Структура микроконтроллера.</p>	<p>1. Архитектуры микропроцессоров: RISC vs CISC Ключевые вопросы:</p> <ul style="list-style-type: none"> • Определение RISC (Reduced Instruction Set Computer) и CISC (Complex Instruction Set Computer): <ul style="list-style-type: none"> ○ Особенности командных наборов (количество инструкций, длина кода, тактовая частота). ○ Примеры процессоров: ARM (RISC) vs Intel x86 (CISC). • Сравнение производительности: <ul style="list-style-type: none"> ○ Энергоэффективность RISC-архитектур. ○ Совместимость и оптимизация под задачи (CISC для ПК, RISC для мобильных устройств). • Практическое задание: <ul style="list-style-type: none"> ○ Сравнить два процессора (например, ARM Cortex-M и Intel 8051) по критериям: тактовая частота, энергопотребление, область применения. <p>Ресурсы:</p>	<p>Работа с конспектом лекций, учебной, методической и дополнительной литературой. Подготовка к анализу конкретной ситуации.</p>

	<ul style="list-style-type: none"> • Книга: «Компьютерная архитектура» — Д. Паттерсон, Дж. Хеннесси. • Статья: «RISC vs CISC: различия и примеры» (Habr). <p>2. Структура микроконтроллера и его компоненты</p> <p>Ключевые вопросы:</p> <ul style="list-style-type: none"> • Основные блоки МК: <ul style="list-style-type: none"> ○ Ядро (CPU), память (Flash, RAM), периферия (GPIO, ADC, UART, SPI, I2C). ○ Тактовая синхронизация (внутренние/внешние генераторы). • Примеры популярных МК: <ul style="list-style-type: none"> ○ AVR (Arduino), STM32, PIC. • Практическое задание: <ul style="list-style-type: none"> ○ Изучить datasheet микроконтроллера (например, ATmega328P), выделить ключевые параметры (объем памяти, кол-во GPIO, аналоговые входы). <p>3. Программирование микроконтроллеров: от регистров до HAL</p> <p>Ключевые вопросы:</p> <ul style="list-style-type: none"> • Уровни программирования: <ul style="list-style-type: none"> ○ Работа с регистрами напрямую (на языке C). ○ Использование библиотек (HAL — Hardware Abstraction Layer). • Пример кода: <ul style="list-style-type: none"> ○ Настройка GPIO для мигания светодиодом (регистровый подход vs HAL). • Практическое задание: <ul style="list-style-type: none"> ○ Написать программу для измерения температуры с помощью датчика DS18B20 и вывода данных на дисплей (используя STM32CubeIDE). <p>Ресурсы:</p> <ul style="list-style-type: none"> • Руководство: «STM32 для начинающих» • Курс: «Программирование МК на C» (Stepik). 	
<p>Тема 3. Типы тактирования микроконтроллеров. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.</p>	<p>Типы тактирования микроконтроллеров.</p> <ol style="list-style-type: none"> 1. Основные типы генераторов: <ul style="list-style-type: none"> ○ Внутренний RC-генератор. ○ Внешний кварцевый генератор. ○ PLL — фазовая автоподстройка частоты. 2. Выбор генератора и его влияние на стабильность системы. Рассмотрите преимущества и недостатки каждого типа генератора, особенности настройки в различных семействах МК. 3. Использование нескольких источников тактирования одновременно. Как переключаться между источниками тактирования и зачем это делается? 4. Особенности синхронизации ядра процессора и периферийных устройств. Важно понимать работу системных шин, задержек распространения сигналов и организации работы контроллеров памяти. 	<p>Работа с конспектом лекций, учебной, методической и дополнительной литературой. Подготовка к анализу конкретной ситуации.</p>

	<p style="text-align: center;">Порты ввода/вывода:</p> <ol style="list-style-type: none"> 1. Режимы работы портов: <ul style="list-style-type: none"> ○ Режим цифрового входа/выхода. ○ Альтернативная функциональность (UART, SPI, I²C). ○ Аналоговые входы (ADC). 2. Настройка порта на чтение и запись. Изучите регистры управления состоянием вывода, режимы подтяжки и защиты от электростатического разряда. 3. Примеры реализации простых схем подключения внешних компонентов: Подключение кнопок, светодиодов, датчиков температуры, дисплеев. 4. Обработка прерываний по изменению состояния выводов. Работа с внешними прерываниями и управление приоритетностью обработки событий. 	
<p>Тема 4. Электропотребление и режимы работы микроконтроллеров. Основные функции модуля таймера-счётчика.</p>	<ol style="list-style-type: none"> 1. Режимы энергопотребления микроконтроллеров Ключевые аспекты: <ul style="list-style-type: none"> • Основные режимы работы: <ul style="list-style-type: none"> ○ Активный режим (CPU работает на полной частоте). ○ Режим пониженного энергопотребления (Sleep, Idle, Standby, Power-Down). ○ Режим глубокого сна (Deep Sleep, Stop Mode) с отключением периферии. • Управление режимами: <ul style="list-style-type: none"> ○ Настройка через регистры управления питанием (Power Management Unit, PMU). ○ Использование прерываний для выхода из сна (Wake-up sources). • Примеры: <ul style="list-style-type: none"> ○ Режимы энергосбережения в STM32 (Run, Sleep, Stop, Standby). ○ Настройка сна в микроконтроллерах AVR (ATmega328P). <p>Практическое задание:</p> <ul style="list-style-type: none"> • Написать программу для перевода МК в режим сна с пробуждением по таймеру или внешнему прерыванию. 2. Факторы, влияющие на энергопотребление Ключевые аспекты: <ul style="list-style-type: none"> • Тактовая частота: <ul style="list-style-type: none"> ○ Зависимость потребления от частоты (линейная/квадратичная). ○ Динамическое изменение частоты (Dynamic Voltage and Frequency Scaling, DVFS). • Периферийные модули: <ul style="list-style-type: none"> ○ Отключение неиспользуемой периферии (ADC, UART, SPI). ○ Настройка GPIO в энергоэффективный режим (High-Z, Pull-up/down). • Напряжение питания: 	<p>Работа с конспектом лекций, учебной, методической и дополнительной литературой. Подготовка к анализу конкретной ситуации.</p>

	<ul style="list-style-type: none"> ○ Работа при пониженном напряжении (Low-voltage operation). ○ Использование регуляторов напряжения (LDO, DC-DC). <p>Практическое задание:</p> <ul style="list-style-type: none"> • Измерить ток потребления МК в разных режимах с помощью мультиметра или анализатора мощности. 	
<p>Тема 5. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.</p>	<p>1. Принцип работы прерываний в МК Ключевые аспекты:</p> <ul style="list-style-type: none"> • Типы прерываний: <ul style="list-style-type: none"> ○ Внешние (от кнопок, датчиков) ○ Внутренние (таймеры, ADC, UART) ○ Аппаратные vs программные • Вектор прерываний: <ul style="list-style-type: none"> ○ Таблица векторов прерываний ○ Приоритеты и вложенность • Регистры управления: <ul style="list-style-type: none"> ○ Разрешение прерываний (IE) ○ Флаги прерываний (IF) <p>2. Обработчики прерываний Ключевые аспекты:</p> <ul style="list-style-type: none"> • Структура обработчика: <ul style="list-style-type: none"> ○ Сохранение контекста ○ Минимальное время выполнения ○ Запрет вложенных прерываний • Типичные ошибки: <ul style="list-style-type: none"> ○ Длительные обработчики ○ Потеря данных ○ Дребезг контактов <p>Практика:</p> <ul style="list-style-type: none"> • Написание обработчика для UART (прием данных) • Реализация антидребезга для кнопки <p>3. Событийно-ориентированное программирование Ключевые аспекты:</p> <ul style="list-style-type: none"> • Конечные автоматы: <ul style="list-style-type: none"> ○ Переход между состояниями ○ Обработка событий • Очереди событий: <ul style="list-style-type: none"> ○ Кольцевые буферы ○ Приоритетная обработка • RTOS: <ul style="list-style-type: none"> ○ Семафоры ○ Очереди сообщений <p>Практика:</p> <ul style="list-style-type: none"> • Реализация простого планировщика задач • Создание системы обработки событий от таймера 	<p>Работа с конспектом лекций, учебной, методической и дополнительной литературой. Подготовка к анализу конкретной ситуации.</p>
<p>Тема 6. Интерфейсы, основные понятия.</p>	<p>1. Интерфейс UART (Universal Asynchronous Receiver-Transmitter)</p> <ul style="list-style-type: none"> ○ Основы последовательной связи: принципы 	<p>Работа с конспектом лекций, учебной, методической и</p>

<p>Интерфейс UART. Интерфейс SPI. Прямой доступ к памяти (DMA).</p>	<p>работы асинхронной передачи данных, структура кадра, стартовые и стоповые биты, контроль четности.</p> <ul style="list-style-type: none"> ○ Форматы кадров и скорость передачи: различные форматы кадрирования, настройка скорости обмена (baud rate), выбор режима передач. ○ Регистры конфигурации и контроля ошибок: изучение управляющих регистров и механизмов обнаружения ошибок (ошибка четности, ошибка формата кадра). ○ Практическое применение: примеры использования UART для обмена данными между устройствами, работа с терминалами и консолью. <p>2. Интерфейс SPI (Serial Peripheral Interface)</p> <ul style="list-style-type: none"> ○ Архитектура шины: трех-проводная архитектура (SCLK, MOSI, MISO), роль выбора ведомого устройства (CS). ○ Модели взаимодействия мастер–ведомый: различия между полдуплексным и полудуплексным обменом, конфигурация режимов синхронизации (CPOL, CPHA). ○ Передача больших объемов данных: методы повышения производительности обмена, организация циклической передачи. ○ Реализация аппаратного уровня: понимание структуры регистров конфигурации и регистров буферизации данных. ○ Применение SPI: связь с сенсорами, ЖК-дисплеями, FLASH-памятью и SD-картами. <p>3. Прямой доступ к памяти (Direct Memory Access, DMA)</p> <ul style="list-style-type: none"> ○ Принцип работы DMA: схема обхода центрального процессора при передаче данных, преимущество параллельной работы CPU и контроллера DMA. ○ Механизм адресации и передачи данных: типы адресов (фиксированный, инкрементируемый, декрементируемый), виды транзакций (блоковый, однословный). ○ Организация канала DMA: инициализация каналов, распределение ресурсов, использование промежуточных буферов. ○ Контроль целостности данных: проверка завершения операций, обработка прерываний от DMA-контроллера. ○ Оптимизация производительности: минимизация накладных расходов, снижение нагрузки на процессор. 	<p>дополнительной литературой. Подготовка к анализу конкретной ситуации.</p>
<p>Тема 7. Преобразователи АЦП и ЦАП. Постоянные и оперативные запоминающие</p>	<p>1. Основы теории преобразования сигнала:</p> <ul style="list-style-type: none"> ○ Понятие аналогового и цифрового сигналов. ○ Важность квантования и дискретизации. ○ Шумы и погрешности преобразования. <p>2. Принцип работы АЦП:</p> <ul style="list-style-type: none"> ○ Основные архитектуры АЦП: последовательное 	<p>Работа с конспектом лекций, учебной, методической и дополнительной литературой. Подготовка к анализу</p>

устройства.	<p>приближение (Successive Approximation ADC), дельта-сигма-модуляция (Delta-Sigma ADC), флэш-АЦП (Flash ADC).</p> <ul style="list-style-type: none"> ○ Скорость преобразования, разрешение и динамический диапазон. ○ Прецизионные характеристики: линейность, интегральная нелинейность, дифференциальная нелинейность. <p>3. Архитектуры ЦАП:</p> <ul style="list-style-type: none"> ○ Параллельный резисторный делитель напряжения (R-2R Ladder DAC). ○ Последовательный цифро-аналоговый преобразователь (Binary Weighted DAC). ○ Сигма-дельта модулятор (Sigma-Delta DAC). ○ Применение шумоподавляющих фильтров. 	конкретной ситуации.
Тема 8. Устройства ввода и вывода информации.	<p>1. Общие понятия:</p> <ul style="list-style-type: none"> ○ Что такое устройство ввода и вывода. ○ Отличия синхронных и асинхронных методов передачи данных. ○ Аппаратные и программные средства поддержки ввода и вывода. <p>2. Классификация устройств ввода и вывода:</p> <ul style="list-style-type: none"> ○ Разделение по типу передачи данных (параллельные и последовательные интерфейсы). ○ Группировка по назначению (устройства отображения, ввод данных, хранение информации). <p>3. Интерфейсы и протоколы:</p> <ul style="list-style-type: none"> ○ RS-232, USB, PC, SPI, CAN — описание принципов работы и области применения. ○ Ethernet, Wi-Fi, Bluetooth — специфика беспроводных протоколов. <p>4. Оперативные запоминающие устройства (ОЗУ):</p> <ul style="list-style-type: none"> ○ Типы оперативной памяти (DRAM, SRAM, DDR). ○ Методы доступа и обращения к данным. <p>5. Постоянные запоминающие устройства (ПЗУ):</p> <ul style="list-style-type: none"> ○ Флэш-память, EEPROM, NVRAM — различия и область применения. ○ Механизмы записи и стирания данных. <p>6. Ввод информации:</p> <ul style="list-style-type: none"> ○ Датчики (температурные, светочувствительные, акселерометры): принцип работы и интеграция с микропроцессорными системами. ○ Клавиатуры, мыши, сенсорные панели: основные технологии и способы интеграции. <p>7. Вывод информации:</p> <ul style="list-style-type: none"> ○ Индикаторные устройства (LED-индикаторы, семисегментные индикаторы, OLED-дисплеи). ○ Графические экраны и видеокарты: поддержка графики и изображений. 	Работа с конспектом лекций, учебной, методической и дополнительной литературой. Подготовка к анализу конкретной ситуации.

Шкала оценивания

Шкала оценивания	Критерии оценивания
«Отлично»	Обучающийся глубоко и содержательно раскрывает тему самостоятельной работы, не допустив ошибок. Ответ носит развернутый и исчерпывающий характер
«Хорошо»	Обучающийся в целом раскрывает тему самостоятельной работы, однако ответ хотя бы на один из них не носит развернутого и исчерпывающего характера
«Удовлетворительно»	Обучающийся в целом раскрывает тему самостоятельной работы и допускает ряд неточностей, фрагментарно раскрывает содержание теоретических вопросов или их раскрывает содержательно, но допуская значительные неточности.
«Неудовлетворительно»	Обучающийся не владеет выбранной темой самостоятельной работы

6. Оценочные материалы (фонд оценочных средств) для проведения текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины

6.1. Паспорт фонда оценочных средств

№	Контролируемые разделы (темы) дисциплины	Код и наименование компетенции	Индикатор достижения компетенции	Наименование оценочного средства
1.	Понятие электронной системы. Микроконтроллеры и микропроцессоры. Представление информации в микропроцессорной системе.	ПК-3. Способен разрабатывать компоненты системных программных продуктов	ПК-3.1 Разрабатывает драйверы устройств ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики П К - 3 . 3 Разрабатывает системные утилиты ПК-3.4. Создает инструментальные средства программирования	Опрос, доклад тест, выполнение лабораторных работ экзамен
2.	Микропроцессоры с сокращенным и полным набором команд. Структура микроконтроллера.	ПК-3. Способен разрабатывать компоненты системных программных продуктов	ПК-3.1 Разрабатывает драйверы устройств ПК-3.2 Разрабатывает	Опрос, доклад тест, выполнение лабораторных работ экзамен

			<p>компиляторы, загрузчики, сборщики</p> <p>П К - 3 . 3 Разрабатывает системные утилиты</p> <p>ПК-3.4. Создает инструментальные средства программирования</p>	
3.	<p>Типы тактирования микроконтроллеров. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.</p>	<p>ПК-3. Способен разрабатывать компоненты системных программных продуктов</p>	<p>ПК-3.1 Разрабатывает драйверы устройств</p> <p>ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики</p> <p>П К - 3 . 3 Разрабатывает системные утилиты</p> <p>ПК-3.4. Создает инструментальные средства программирования</p>	<p>Опрос, доклад тест, выполнение лабораторных работ экзамен</p>
4.	<p>Электропотребление и режимы работы микроконтроллеров. Основные функции модуля таймера-счётчика.</p>	<p>ПК-3. Способен разрабатывать компоненты системных программных продуктов</p>	<p>ПК-3.1 Разрабатывает драйверы устройств</p> <p>ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики</p> <p>П К - 3 . 3 Разрабатывает системные утилиты</p> <p>ПК-3.4. Создает инструментальные средства программирования</p>	<p>Опрос, доклад тест, выполнение лабораторных работ экзамен</p>
5.	<p>Прерывания в микроконтроллерах. События и их обработка в</p>	<p>ПК-3. Способен разрабатывать компоненты системных</p>	<p>ПК-3.1 Разрабатывает драйверы устройств</p>	<p>Опрос, доклад тест, выполнение лабораторных</p>

	микроконтроллерах.	программных продуктов	ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики П К - 3 . 3 Разрабатывает системные утилиты ПК-3.4. Создает инструментальные средства программирования	работ экзамен
6.	Интерфейсы, основные понятия. Интерфейс UART. Интерфейс SPI. Прямой доступ к памяти (DMA).	ПК-3. Способен разрабатывать компоненты системных программных продуктов	ПК-3.1 Разрабатывает драйверы устройств ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики П К - 3 . 3 Разрабатывает системные утилиты ПК-3.4. Создает инструментальные средства программирования	Опрос, доклад тест, выполнение лабораторных работ экзамен
7.	Преобразователи АЦП и ЦАП. Постоянные и оперативные запоминающие устройства.	ПК-3. Способен разрабатывать компоненты системных программных продуктов	ПК-3.1 Разрабатывает драйверы устройств ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики П К - 3 . 3 Разрабатывает системные утилиты ПК-3.4. Создает инструментальные средства программирования	Опрос, доклад тест, выполнение лабораторных работ экзамен
8.	Устройства ввода и вывода информации.	ПК-3. Способен разрабатывать	ПК-3.1 Разрабатывает	Опрос, доклад тест,

		компоненты системных программных продуктов	драйверы устройств ПК-3.2 Разрабатывает компиляторы, загрузчики, сборщики П К - 3 . 3 Разрабатывает системные утилиты ПК-3.4. Создает инструментальные средства программирования	выполнение лабораторных работ экзамен
--	--	--------------------------------------------	-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------	---------------------------------------

Этапы формирования компетенций в процессе освоения ОПОП прямо связаны с местом дисциплин в образовательной программе. Каждый этап формирования компетенции, характеризуется определенными знаниями, умениями и навыками и (или) опытом профессиональной деятельности, которые оцениваются в процессе текущего контроля успеваемости, промежуточной аттестации по дисциплине (практике) и в процессе итоговой аттестации.

Дисциплина «Микропроцессорные устройства систем управления» является финальным этапом комплекса дисциплин, в ходе изучения которых у студентов формируются компетенции ПК-3.

Формирования компетенции ПК-3 начинается с изучения дисциплины «Компьютерная графика при проектировании», «компьютерное моделирование процессов электроэнергетики».

Итоговая оценка сформированности компетенций ПК-3 определяется в период подготовки и сдачи государственного экзамена.

В процессе изучения дисциплины, компетенции также формируются поэтапно.

Основными этапами формирования ПК-3 при изучении дисциплины Б1.Д(М).В.8 «Микропроцессорные устройства систем управления» является последовательное изучение содержательно связанных между собой тем учебных занятий. Изучение каждой темы предполагает овладение студентами необходимыми дескрипторами (составляющими) компетенций. Для оценки уровня сформированности компетенций в процессе изучения дисциплины предусмотрено проведение текущего контроля успеваемости по темам (разделам) дисциплины и промежуточной аттестации по дисциплине – экзамен.

6.2. Контрольные задания и материалы, необходимые для оценки знаний, умений и навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы

6.2.1. Контрольные вопросы по темам (разделам) для опроса на занятиях

Тема (раздел)	Вопросы
Тема 1. Понятие электронной системы. Микроконтроллеры и микропроцессоры. Представление информации в микропроцессорной системе.	ПК-3 1. Понятие электронной системы. 2. Микроконтроллеры и микропроцессоры. 3. Представление информации в микропроцессорной системе.
Тема 2. Микропроцессоры с сокращенным и полным набором команд. Структура микроконтроллера.	ПК-3 1. Структура микроконтроллера. 2. История развития архитектур микропроцессоров. 3. Производители микропроцессоров. 4. Примеры применения микропроцессоров в энергетике.
Тема 3. Типы тактирования микроконтроллеров. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.	ПК-3 1. Типы и особенности генераторов, влияние частоты на характеристики микропроцессорных систем. 2. Порты ввода-вывода. 3. Структура и функциональное назначение портов общего назначения.
Тема 4. Электропотребление и режимы работы микроконтроллеров. Основные функции модуля таймера-счётчика.	ПК-3 1. Назначение таймера. 2. Основные функции модуля таймера-счётчика. 3. Особенности применения таймеров счетчиков в энергетике. 4. Специализированные таймеры, сторожевой таймер.
Тема 5. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.	ПК-3 1. Способы обмена данными в микропроцессорных системах. 2. События и их обработка в микроконтроллерах.
Тема 6. Интерфейсы, основные понятия. Интерфейс UART. Интерфейс SPI. Прямой доступ к памяти (DMA).	ПК-3 1. Программный способ обмена данными в микропроцессорных системах. 2. Интерфейс UART. 3. Интерфейс SPI. 4. Прямой доступ к памяти (DMA).
Тема 7. Преобразователи АЦП и ЦАП. Постоянные и оперативные запоминающие устройства.	ПК-3 1. Преобразования цифровых сигналов в аналоговые (ЦАП). 2. Преобразования аналоговых сигналов в цифровые (АЦП). 3. Постоянные запоминающие устройства. 4. Оперативные запоминающие устройства.
Тема 8. Устройства ввода и вывода информации.	ПК-3 1. Структура периферийного устройства. 2. Функции и структура системы ввода-вывода.

	3. Устройства ввода информации. 4. Устройства вывода информации.
--	---------------------------------------------------------------------

Шкала оценивания ответов на вопросы

Шкала оценивания	Критерии оценивания
«Отлично»	Обучающийся глубоко и содержательно раскрывает ответ на каждый теоретический вопрос, не допустив ошибок. Ответ носит развернутый и исчерпывающий характер, может обосновать свои суждения, применить знания на практике, привести необходимые примеры не только по учебнику, но и самостоятельно составленные;
«Хорошо»	Обучающийся в целом раскрывает теоретические вопросы, однако ответ хотя бы на один из них не носит развернутого и исчерпывающего характера.
«Удовлетворительно»	Обучающийся в целом раскрывает теоретические вопросы и допускает ряд неточностей, фрагментарно раскрывает содержание теоретических вопросов или их раскрывает содержательно, но допуская значительные неточности.
«Неудовлетворительно»	Обучающийся не знает ответов на поставленные теоретические вопросы.

6.2.3. Оценочные средства остаточных знаний (тест)

ПК-3.

1. Чем принципиально отличается микроконтроллер (МК) от микропроцессора (МП)?

- 1) МК имеет встроенную память и периферию, а МП — нет
- 2) МП работает только с аналоговыми сигналами
- 3) МК не поддерживает прерывания
- 4) МП всегда дешевле МК

2. Какое представление данных используется для хранения отрицательных чисел в МК?

- 1) Только прямой код
- 2) Только обратный код
- 3) Дополнительный код
- 4) Шестнадцатеричный формат

3. Какой тип памяти микроконтроллера сохраняет данные при отключении питания?

- 1) ОЗУ (RAM)
- 2) Кэш-память
- 3) ПЗУ (Flash/EEPROM)
- 4) Регистры общего назначения

4. Что означает разрядность процессора (8/16/32 бит)?

- 1) Размер экрана дисплея
- 2) Размер машинного слова (обрабатываемые за такт данные)
- 3) Количество ножек корпуса МК
- 4) Скорость передачи данных по UART

5. Какая система счисления чаще всего используется для низкоуровневого программирования МК?

- 1) Десятичная
- 2) Двоичная
- 3) Шестнадцатеричная
- 4) Римская

6. Какая архитектура микропроцессора характеризуется небольшим количеством простых команд, выполняемых за один такт?

- 1) CISC
- 2) RISC
- 3) VLIW
- 4) MISC

7. Какой из перечисленных процессоров является типичным представителем CISC-архитектуры?

- 1) ARM Cortex
- 2) Intel x86
- 3) MIPS
- 4) RISC-V

8. Какое из следующих утверждений верно для RISC-процессоров?

- 1) Имеют большой набор команд разной длины
- 2) Используют конвейерную обработку команд
- 3) Требуют больше транзисторов, чем CISC
- 4) Команды выполняются за разное количество тактов

9. Какое преимущество имеет CISC-архитектура перед RISC?

- 1) Более высокая тактовая частота
- 2) Меньший объем кода программ
- 3) Более простое устройство процессора
- 4) Лучшая энергоэффективность

10. Какой из современных процессоров использует гибридный подход (RISC/CISC)?

- 1) ARM Cortex
- 2) Intel 8086
- 3) AMD Athlon
- 4) PowerPC

11. Какой из перечисленных источников тактирования является наиболее точным?

- 1) Внутренний RC-генератор
- 2) Внешний кварцевый резонатор
- 3) Внутренний тактовый генератор (HSI)
- 4) Цифровой генератор с ФАПЧ

12. Для чего в микроконтроллерах используется система PLL?

- 1) Для уменьшения энергопотребления
- 2) Для умножения тактовой частоты
- 3) Для генерации случайных чисел
- 4) Для обработки аналоговых сигналов

13. Какой параметр характеризует стабильность тактового генератора?

- 1) Напряжение питания
- 2) Температурный дрейф частоты
- 3) Количество выводов МК
- 4) Разрядность шины данных

14. Какой тип тактирования следует выбрать для батарейного устройства?

- 1) Внешний кварц на 16 МГц
- 2) Внутренний RC-генератор на 1 МГц
- 3) PLL с умножением частоты
- 4) Внешний генератор тактовых импульсов

15. Что произойдет, если отключить тактовый сигнал для периферийного модуля?

- 1) Увеличится его быстродействие
- 2) Модуль перестанет работать
- 3) Уменьшится энергопотребление МК
- 4) Автоматически включится резервный генератор

16. Что означает аббревиатура "RS-232"?

- 1) Стандарт универсальной последовательной шины
- 2) Протокол беспроводной связи
- 3) Универсальный стандарт последовательного интерфейса
- 4) Стандарт локальных сетей

17. Какое устройство относится к устройствам вывода информации?

- 1) Микрофон
- 2) Сенсорная панель
- 3) Дисплей
- 4) Кнопочная клавиатура

18. Что является основным недостатком последовательных интерфейсов относительно параллельных?

- 1) Большое количество проводов
- 2) Высокая стоимость оборудования
- 3) Низкая пропускная способность
- 4) Невозможность подключения к нескольким устройствам сразу

19. Что представляет собой оперативная память (RAM)?

- 1) Устройство долговременного хранения данных
- 2) Энергозависимая память для временного хранения исполняемых инструкций и данных
- 3) Буфер обмена информацией между процессором и жестким диском
- 4) Регистровая память внутри самого процессора

20. Какие два параметра характеризуют производительность устройства ввода-вывода?

- 1) Частота обновления экрана и объём памяти
- 2) Точность позиционирования и яркость подсветки
- 3) Время отклика и полоса пропускания
- 4) Размер пикселя и глубина цвета

21. Что такое прерывание в микроконтроллере?

- 1) Процесс ожидания поступления данных от внешнего устройства
- 2) Временная остановка основной программы для обслуживания события
- 3) Автоматическая перезагрузка микроконтроллера
- 4) Запись данных в энергонезависимую память

22. Где хранится состояние микроконтроллера при обработке прерывания?

- 1) Во внешней энергонезависимой памяти
- 2) В специальных регистрах микроконтроллера
- 3) В специальной области флеш-памяти
- 4) В переменной глобальной области программы

23. Что называется обработчиком прерывания (ISR)?

- 1) Программа начальной загрузки микроконтроллера
- 2) Специальная процедура, выполняемая при возникновении прерывания
- 3) Функция установки приоритетов прерываний
- 4) Метод определения наличия ошибки в программе

24. Какие существуют механизмы управления приоритетами прерываний?

- 1) Только программное изменение приоритета
- 2) Исключительно аппаратные уровни приоритетов
- 3) Комбинация аппаратных уровней и программного назначения

4) Не существует механизма управления приоритетами

25. Какой механизм позволяет прервать выполнение основного цикла программы при изменении значения определенного регистра или сигнала на входе?

- 1) Таймер
- 2) Обработчик исключения
- 3) Модуль сравнения значений
- 4) Перехват сигнала прерывания

26. Что обозначает аббревиатура DMA?

- 1) Direct Mode Addressing
- 2) Data Memory Acquisition
- 3) Dynamic Multiplexing Architecture
- 4) Direct Memory Access

27. Основное назначение DMA-канала в микроконтроллере:

- 1) Повышение вычислительной мощности процессора
- 2) Быстрая передача данных между памятью и периферийными устройствами без участия процессора
- 3) Увеличение объема доступной оперативной памяти
- 4) Оптимизация энергопотребления системы

28. Какие данные передаются с помощью DMA?

- 1) Данные только из внутренней памяти микроконтроллера
- 2) Данные исключительно от внешних устройств
- 3) Любые данные между любыми узлами микроконтроллера (периферия ↔ память, память ↔ память)
- 4) Информация только о состоянии внутренних регистров

29. Какова основная выгода от использования DMA?

- 1) Освобождение ресурсов процессора для выполнения других задач
- 2) Значительное увеличение количества обрабатываемых периферийных устройств
- 3) Улучшение точности аналого-цифрового преобразования
- 4) Экономия потребляемой энергии

30. Какие действия происходят после завершения операции DMA?

- 1) Центральный процессор получает сигнал о завершении и продолжает свою работу
- 2) Контроллер DMA сам обновляет регистры данных и готовится к следующей задаче
- 3) Блокируется дальнейшая работа всех периферийных устройств
- 4) Происходит полная перезагрузка микроконтроллера

Ключ к тесту:

1.1	2.3	3.3	4.2	5.3	6.2	7.2	8.2	9.2	10.1
11.2	12.2	13.2	14.2	15.3	16.3	17.3	18.3	19.2	20.3
21.2	22.2	23.2	24.3	25.4	26.4	27.2	28.3	29.1	30.1

Шкала оценивания результатов тестирования

% верных решений (ответов)	Шкала оценивания
85 - 100	отлично
70 - 84	хорошо
50- 69	удовлетворительно
0 - 49	неудовлетворительно

6.2.4. Примеры задач при разборе конкретных ситуаций ПК-3

Лабораторная работа № 1

Отладочная плата для микроконтроллера K1986VE92QI и среда программирования Keil μ Vision

Цель работы:

- знакомство с демонстрационно-отладочной платой для микроконтроллера K1986VE92QI;
- получение навыков работы в среде Keil μ Vision;
- получение представления о структуре проекта на языке Си.

Оборудование:

- отладочный комплект для микроконтроллера K1986VE92QI;
- программатор-отладчик MT-Link;
- персональный компьютер.

Программное обеспечение:

- операционная система Windows 10;
- среда программирования Keil μ Vision MDK-ARM 5.20;
- драйвер программатора MT- Link;
- примеры кода программ.

Задание

Не забудьте выполнить резервное копирование проектов, описанное в разделе 1.1. Это необходимо, чтобы не портить исходные проекты.

1. В проекте Lab1_1 сделайте так, чтобы один светодиод мигал с частотой 4 Гц, а второй – с частотой 0,5 Гц.

Пояснение. Для этого ознакомьтесь с содержанием модуля led.c и его заголовка led.h. Обратите внимание на программную реализацию мигания, понятие частоты и ее зависимости от периода сигнала.

2. В проекте Lab1_2 нужно вывести на индикатор бегущую строку с любым словом или словосочетанием на русском языке, состоящим из количества символов в диапазоне от 8 до 16. Строка должна находиться в самом низу дисплея и двигаться со скоростью в два раза большей, чем начальная.

Пояснение. Для этого ознакомьтесь с содержимым модуля lcd.c. В заголовке mlt_font.h вы найдете кодировку русских букв. Там же приведены изображения всех символов шрифта.

Лабораторная работа 2

Линии ввода-вывода общего назначения

Цель работы: получение навыков работы с портами ввода-вывода общего назначения, светодиодами и механическими кнопками.

Оборудование:

- отладочный комплект для микроконтроллера K1986BE92QI;
- программатор-отладчик J-Link;
- периферийный модуль;
- персональный компьютер.

Программное обеспечение:

- операционная система Windows 10 ;
- среда программирования Keil μ Vision MDK-ARM 5.38a;
- драйвер программатора J-Link;
- примеры кода программ.

Задание

Не забудьте выполнить подготовку к работе, описанную в разделе 3.1, а также резервное копирование проектов, описанное в разделе 1.1.

1. Для проекта Lab3_1 выполните калибровку измерителя напряжения, сравнив показания на ЖКИ с показаниями мультиметра и подобрав значения калибровочных констант. Добейтесь, чтобы значение индикации на отладочной плате совпадало со значением на мультиметре.

Пояснение. Калибровочные константы именовются U_ADC_U и U_ADC_D и содержатся в модуле adc.h.

2. Убедитесь, что в проекте Lab3_3 производится измерение температуры в градусах Цельсия ($^{\circ}\text{C}$). Для этого прислоните палец (без лишних усилий!) к корпусу микроконтроллера и подержите примерно 20 секунд. Температура немного увеличится.

Измените программу так, чтобы температура также выводилась в Кельвинах (K) и градусах Фаренгейта ($^{\circ}\text{F}$).

3. На основе проекта Lab3_4 реализуйте вольтметр (как в проекте Lab3_1), но с использованием DMA при работе с АЦП. Убедитесь, что показания на ЖКИ стали более стабильными, чем в проекте Lab3_1.

4. На основе проекта Lab3_5 организуйте измерения сразу по трем каналам: напряжение с внешнего потенциометра, температура со встроенного

датчика и напряжение со встроенного датчика VREF. Напряжения выводите в мВ, температуру – в градусах Цельсия.

Пояснение. Канал напряжения встроенного датчика именуется ADC_CH_INT_VREF.

Лабораторная работа 3

Батарейный домен

Цель работы: получение навыков использования часов реального времени и регистров аварийного сохранения батарейного домена.

Оборудование:

- отладочный комплект для микроконтроллера K1986BE92QI;
- программатор-отладчик MT-Link;
- периферийный модуль;
- персональный компьютер.

Программное обеспечение:

- операционная система Windows 10 / 11;
- среда программирования Keil μ Vision MDK-ARM 5.38a;
- драйвер программатора J-Link;
- примеры кода программ.

Задание

Не забудьте выполнить подготовку к работе, описанную в разделе 7.1, а также резервное копирование проектов, описанное в разделе 1.1.

1. В проекте Lab7_1 задайте частоту тактирования ядра равной 20 МГц. Убедитесь, что показания отсчета секунд стали обновляться в 4 раза медленней.

2. На основе проектов Lab7_1 и Lab7_2 сделайте будильник, срабатывающий в заданное в тексте программы время. На ЖКИ выводите текущее время и время срабатывания. При срабатывании будильника нужно вывести на ЖКИ сообщение «Подъем!».

3. Используя проект Lab7_2, симулируйте проблемы 2038 и 2106 годов.

4. Измените проект Lab7_2 таким образом, чтобы месяц в текущей дате писался по-русски: ЯНВ, ФЕВ, МАР и т.д.

Шкала оценивания

Шкала оценивания	Критерии оценивания
«Отлично»	обучающийся ясно изложил условие задачи, решение обосновал
«Хорошо»	обучающийся ясно изложил условие задачи, но в обосновании решения имеются сомнения;
«Удовлетворительно»	обучающийся изложил решение задачи, но обосновал его формулировками обыденного мышления;
«Неудовлетворительно»	обучающийся не уяснил условие задачи, решение не обосновал либо не сдал работу на проверку (в случае проведения решения задач в письменной форме).

6.3. ОЦЕНОЧНЫЕ СРЕДСТВА ПРОМЕЖУТОЧНОГО КОНТРОЛЯ

Вопросы для подготовки к промежуточной аттестации по итогам освоения дисциплины Микропроцессорные устройства систем управления:

ПК-3.

1. Электронная система.
2. Микропроцессор с сокращенным набором команд.
3. Микропроцессор с полным набором команд.
4. Представление чисел в микропроцессорной системе.
5. Способы адресации переменных в памяти процессора.
6. Структура микроконтроллера.
7. Типы тактирования микроконтроллеров.
8. Порты ввода-вывода. Структура и функциональное назначение портов общего назначения.
9. Электропотребление и режимы работы микроконтроллеров.
10. Прерывания в микроконтроллерах. События и их обработка в микроконтроллерах.
11. Основные функции модуля таймера-счётчика.
12. Интерфейсы, основные понятия.
13. Интерфейс UART.
14. Интерфейс SPI.
15. Прямой доступ к памяти (DMA).
16. Преобразования цифровых сигналов в аналоговые (ЦАП).
17. Преобразования аналоговых сигналов в цифровые (АЦП).
18. Постоянные запоминающие устройства.
19. Оперативные запоминающие устройства.
20. Устройства ввода информации.
21. Устройства вывода информации.
22. Структура программы микропроцессорной системы.
23. Архитектура фон Неймана и гарвардская архитектура в микроконтроллерах.
24. Регистровая модель центрального процессора.
25. Система команд микропроцессора.
26. стек и его использование при вызове подпрограмм.
27. Методы повышения тактовой частоты микроконтроллеров.
28. Внутренние и внешние источники тактового сигнала.
29. сторожевой таймер и его назначение.
30. Режимы пониженного энергопотребления (Sleep, Stop, Standby).
31. Векторная и табличная система прерываний.
32. Приоритеты прерываний и вложенные прерывания.
33. Программные и аппаратные прерывания.
34. Таймеры общего назначения и их режимы (входной захват, выходной сравнение).

35. Широтно-импульсная модуляция на базе таймера.
36. Реальные временные часы (RTC) микроконтроллера.
37. Синхронные и асинхронные последовательные интерфейсы.
38. Интерфейс I2C (двухпроводная шина).
39. Интерфейс CAN (контроллерная локальная сеть).
40. Интерфейс USB в микроконтроллерах.
41. Беспроводные интерфейсы (Bluetooth, Wi-Fi, Zigbee) в МП-системах.
42. Каналы прямого доступа к памяти и их конфигурация.
43. Разрешение и точность АЦП.
44. Частота дискретизации АЦП и антиалиасинговая фильтрация.
45. Многоканальные АЦП и мультиплексирование входов.
46. ЦАП с резистивной матрицей R-2R.
47. Сигма-дельта модуляция в АЦП и ЦАП.
48. Энергонезависимая память (Flash, EEPROM).
49. Организация памяти с коррекцией ошибок (ECC).
50. Внешние запоминающие устройства (SD, DDR).
51. Клавиатуры, кнопки и борьба с дребезгом контактов.
52. Сенсорные экраны и ёмкостные кнопки в МП-системах.
53. Семисегментные индикаторы и динамическая индикация.
54. Жидкокристаллические дисплеи с символьной и графической индикацией.
55. Организация основного цикла программы (суперцикл).
56. Операционная система реального времени для микроконтроллеров.
57. Загрузчики (bootloader) и обновление прошивки.
58. Средства отладки микропроцессорных систем (JTAG, SWD).
59. Внутрисхемное программирование микроконтроллеров.
60. Защита кода и данных от несанкционированного доступа.
61. Сброс микроконтроллера и источники сброса.
62. Тактирование от внутреннего генератора RC-типа.
63. Фазовая автоподстройка частоты (PLL) для умножения тактовой частоты.
64. Последовательный периферийный интерфейс в режиме slave.
65. Аппаратная поддержка битовых операций.
66. Контроллер прерываний с программируемым приоритетом (NVIC).
67. Буферизированные и небуферизированные порты ввода-вывода.
68. Открытый сток и двухтактный выход порта ввода-вывода.
69. Подтягивающие и подтягивающие к земле резисторы портов.
70. Делитель частоты тактового сигнала.
71. Применение таймера-счётчика в качестве счётчика внешних событий.
72. Генерация звуковых частот с помощью таймера.
73. Цифровые фильтры и их реализация в микроконтроллерах.
74. Работа с датчиками по цифровым интерфейсам (OneWire, SMBus).
75. Аппаратное ускорение криптографических операций (AES, RSA).

76. Генератор случайных чисел в микроконтроллере.
77. Сброс по пропаданию питания (Brown-out Reset).
78. Аналоговый компаратор внутри микроконтроллера.
79. Операционный усилитель на кристалле микроконтроллера.
80. Методика расчёта энергопотребления батарейного устройства на микроконтроллере.

6.4. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций

Основной целью проведения промежуточной аттестации является определение степени достижения целей по учебной дисциплине или ее разделам. Осуществляется это проверкой и оценкой уровня теоретической знаний, полученных обучающимися, умения применять их в решении практических задач, степени овладения обучающимися практическими навыками и умениями в объеме требований рабочей программы по дисциплине, а также их умение самостоятельно работать с учебной литературой.

Организация проведения промежуточной аттестации регламентирована «Положением об организации образовательного процесса в федеральном государственном автономном образовательном учреждении «Московский политехнический университет»

6.4.1. Показатели оценивания компетенций на различных этапах их формирования, достижение обучающимися планируемых результатов обучения по дисциплине

Код и наименование компетенции ПК-3. Способен разрабатывать компоненты системных программных продуктов.				
Этап (уровень)	Критерии оценивания			
	неудовлетворительно	удовлетворительно	хорошо	отлично
знать	Обучающийся демонстрирует полное отсутствие или недостаточное соответствие следующих знаний: методики поиска, сбора и обработки информации; актуальные источники информации в сфере профессиональной деятельности; основные принципы	Обучающийся демонстрирует неполное соответствие следующих знаний: методики поиска, сбора и обработки информации; актуальные источники информации в сфере профессиональной деятельности; основные	Обучающийся демонстрирует частичное соответствие следующих знаний: методики поиска, сбора и обработки информации; актуальные источники информации в сфере профессиональн	Обучающийся демонстрирует полное соответствие следующих знаний: методики поиска, сбора и обработки информации; актуальные источники информации в сфере профессионально й деятельности;

	и методы системного анализа .	принципы и методы системного анализа.	ой деятельности; основные принципы и методы системного анализа	основные принципы и методы системного анализа.
уметь	Обучающийся не умеет или в недостаточной степени умеет выполнять: применять методики поиска, сбора и обработки информации; находить и осуществлять систематизацию, критический анализ и синтез информации, полученной из разных источников; применять системный подход для решения поставленных задач направления подготовки.	Обучающийся демонстрирует неполное соответствие следующих умений: применять методики поиска, сбора и обработки информации; находить и осуществлять систематизацию, критический анализ и синтез информации, полученной из разных источников; применять системный подход для решения поставленных задач направления подготовки.	Обучающийся демонстрирует частичное соответствие следующих умений: применять методики поиска, сбора и обработки информации; находить и осуществлять систематизацию, критический анализ и синтез информации, полученной из разных источников; применять системный подход для решения поставленных задач направления подготовки.	Обучающийся демонстрирует полное соответствие следующих умений: применять методики поиска, сбора и обработки информации; находить и осуществлять систематизацию, критический анализ и синтез информации, полученной из разных источников; применять системный подход для решения поставленных задач направления подготовки.
владеть	Обучающийся не владеет или в недостаточной степени владеет практическими навыками поиска и анализа информации; методикой системного подхода для решения поставленных задач направления подготовки.	Обучающийся владеет в неполном объеме и проявляет недостаточность владения практическими навыками поиска и анализа информации; методикой системного подхода для решения поставленных задач направления	Обучающимся допускаются незначительные ошибки, неточности, затруднения, частично владеет практическими навыками поиска и анализа информации; методикой системного	Обучающийся свободно применяет полученные навыки, в полном объеме владеет практическими навыками поиска и анализа информации; методикой системного подхода для решения

		подготовки.	подхода для решения поставленных задач направления подготовки.	поставленных задач направления подготовки.
--	--	-------------	----------------------------------------------------------------	--------------------------------------------

6.4.2. Методика оценивания результатов промежуточной аттестации

Показателями оценивания компетенций на этапе промежуточной аттестации по дисциплине «Микропроцессорные устройства систем управления» являются результаты обучения по дисциплине.

Оценочный лист результатов обучения по дисциплине

Код компетенции	Знания	Умения	Навыки	Уровень сформированности компетенции на данном этапе / оценка
ПК-3. Способен разрабатывать компоненты системных программных продуктов	- методы и средства разработки драйверов устройств, компиляторов, системных утилит; - назначение, организацию, принципы функционирования, последовательность и этапы разработки инструментальных средств программирования; - стандарты, методические и нормативные материалы, определяющие проектирование и разработку драйверов, компиляторов, загрузчиков, сборщиков, утилит;	-применять драйверы устройств, компиляторов, загрузчиков, сборщиков, утилит; -применять современные инструментальные средства программирования.	- методами и средствами разработки драйверов устройств, компиляторов, системных утилит; - методами организации процесса разработки драйверов устройств, компиляторов, системных утилит.	
Оценка по дисциплине (среднее арифметическое)				

Оценка «отлично» выставляется, если среднее арифметическое находится в интервале от 4,5 до 5,0.

Оценка «хорошо» выставляется, если среднее арифметическое находится в интервале от 3,5 до 4,4.

Оценка «удовлетворительно» выставляется, если среднее арифметическое находится в интервале от 2,5 до 3,4.

Оценка «неудовлетворительно» выставляется, если среднее арифметическое находится в интервале от 0 до 2,4.

Промежуточная аттестация обучающихся в форме экзамена проводится по результатам выполнения всех видов учебной работы, предусмотренных учебным планом по дисциплине «Микропроцессорные устройства систем управления», при этом учитываются результаты текущего контроля успеваемости в течение семестра. Оценка степени достижения обучающимися планируемых результатов обучения по дисциплине проводится преподавателем, ведущим занятия по дисциплине методом экспертной оценки. По итогам промежуточной аттестации по дисциплине выставляется оценка «отлично», «хорошо», «удовлетворительно» или «неудовлетворительно».

Шкала оценивания	Описание
Отлично	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, умений, навыков приведенным в таблицах показателей, оперирует приобретенными знаниями, умениями, навыками, применяет их в ситуациях повышенной сложности. При этом могут быть допущены незначительные ошибки, неточности, затруднения при аналитических операциях, переносе знаний и умений на новые, нестандартные ситуации.
Хорошо	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует неполное, правильное соответствие знаний, умений, навыков приведенным в таблицах показателей, либо если при этом были допущены 2-3 несущественные ошибки.
Удовлетворительно	Выполнены все виды учебной работы, предусмотренные учебным планом. Студент демонстрирует соответствие знаний, в котором освещена основная, наиболее важная часть материала, но при этом допущена одна значительная ошибка или неточность.
Неудовлетворительно	Не выполнен один или более видов учебной работы, предусмотренных учебным планом. Студент демонстрирует неполное соответствие знаний, умений, навыков приведенным в таблицах показателей, допускаются значительные ошибки, проявляется отсутствие знаний, умений, навыков по ряду показателей, студент испытывает значительные затруднения при оперировании знаниями и умениями при их переносе на новые ситуации.

7. Электронная информационно-образовательная среда

Каждый обучающийся в течение всего периода обучения обеспечивается индивидуальным неограниченным доступом к электронной информационно-образовательной среде Чебоксарского института (филиала) Московского политехнического университета из любой точки, в которой имеется доступ к

информационно-телекоммуникационной сети «Интернет» (далее – сеть «Интернет»), как на территории филиала, так и вне ее.

Электронная информационно-образовательная среда – совокупность информационных и телекоммуникационных технологий, соответствующих технологических средств, обеспечивающих освоение обучающимися образовательных программ в полном объеме независимо от места нахождения обучающихся.

Электронная информационно-образовательная среда обеспечивает:

а) доступ к учебным планам, рабочим программам дисциплин (модулей), практик, электронным учебным изданиям и электронным образовательным ресурсам, указанным в рабочих программах дисциплин (модулей), практик;

б) формирование электронного портфолио обучающегося, в том числе сохранение его работ и оценок за эти работы;

в) фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения программы бакалавриата;

г) проведение учебных занятий, процедур оценки результатов обучения, реализация которых предусмотрена с применением электронного обучения, дистанционных образовательных технологий;

д) взаимодействие между участниками образовательного процесса, в том числе синхронное и (или) асинхронное взаимодействия посредством сети «Интернет».

Функционирование электронной информационно-образовательной среды обеспечивается соответствующими средствами информационно-коммуникационных технологий и квалификацией работников, ее использующих и поддерживающих.

Функционирование электронной информационно-образовательной среды соответствует законодательству Российской Федерации.

Основными составляющими ЭИОС филиала являются:

а) сайт института в сети Интернет, расположенный по адресу www.polytech21.ru, <https://chebpolytech.ru/> который обеспечивает:

- доступ обучающихся к учебным планам, рабочим программам дисциплин, практик, к изданиям электронных библиотечных систем, электронным информационным и образовательным ресурсам, указанных в рабочих программах (разделы сайта «Сведения об образовательной организации»);

- информирование обучающихся обо всех изменениях учебного процесса (новостная лента сайта, лента анонсов);

- взаимодействие между участниками образовательного процесса (подразделы сайта «Задать вопрос директору»);

б) официальные электронные адреса подразделений и сотрудников института с Яндекс-доменом @polytech21.ru (список контактных данных подразделений Филиала размещен на официальном сайте Филиала в разделе «Контакты», списки контактных официальных электронных данных преподавателей размещены в подразделах «Кафедры») обеспечивают взаимодействие между участниками образовательного процесса;

в) личный кабинет обучающегося (портфолио) (вход в личный кабинет размещен на официальном сайте Филиала в разделе «Студенту» подразделе «Электронная информационно-образовательная среда») включает в себя портфолио студента, электронные ведомости, рейтинг студентов и обеспечивает:

- фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения образовательных программ обучающимися,
- формирование электронного портфолио обучающегося, в том числе с сохранение работ обучающегося, рецензий и оценок на эти работы,

г) электронные библиотеки, включающие электронные каталоги, полнотекстовые документы и обеспечивающие доступ к учебно-методическим материалам, выпускным квалификационным работам и т.д.:

Чебоксарского института (филиала) - «ИРБИС»

д) электронно-библиотечные системы (ЭБС), включающие электронный каталог и полнотекстовые документы:

- ЭБС «ЛАНЬ» -<https://e.lanbook.com/>

- Образовательная платформа Юрайт - <https://urait.ru>

- IPR SMART -<https://www.iprbookshop.ru/>

е) платформа цифрового образования Политеха - <https://lms.mospolytech.ru/>

ж) система «Антиплагиат» -<https://www.antiplagiat.ru/>

з) система электронного документооборота DIRECTUM Standard — обеспечивает документооборот между Филиалом и Университетом;

и) система «1С Управление ВУЗом Электронный деканат» (Московский политехнический университет) обеспечивает фиксацию хода образовательного процесса, результатов промежуточной аттестации и результатов освоения образовательных программ обучающимися;

к) система «POLYTECH systems» обеспечивает информационное, документальное автоматизированное сопровождение образовательного процесса;

л) система «Абитуриент» обеспечивает документальное автоматизированное сопровождение работы приемной комиссии

8. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины

Основная литература:

1. Сажнев, А. М. Цифровые устройства и микропроцессоры : учебник для вузов / А. М. Сажнев. — 3-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2026. — 133 с. — (Высшее образование). — ISBN 978-5-534-22186-2. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/600879>.

2. Технические средства автоматизации и управления : учебник для вузов / под общей редакцией О. С. Колосова. — Москва : Издательство Юрайт, 2026. — 331 с. — (Высшее образование). — ISBN 978-5-534-19350-3. — Текст :

электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/583451>.

3. Новожилов, О. П. Архитектура ЭВМ и вычислительных систем : учебник для вузов / О. П. Новожилов. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2026. — 505 с. — (Высшее образование). — ISBN 978-5-534-20365-3. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/589607>.

Дополнительная литература:

1. Микропроцессорные системы управления : учебное пособие / составитель Е. Е. Тен. — Хабаровск : ДВГУПС, 2025. — 81 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/519323>. — Режим доступа: для авториз. пользователей.

2. Миленина, С. А. Электроника и схемотехника : учебник и практикум для вузов / С. А. Миленина ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2026. — 277 с. — (Высшее образование). — ISBN 978-5-534-19817-1. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/585265>.

Периодика:

1. Известия Тульского государственного университета. Технические науки: Научный рецензируемый журнал. <https://tidings.tsu.tula.ru/tidings/index.php?id=technical&lang=ru&year=1>.

- Текст : электронный.

2. Научный периодический журнал «Вестник Южно-Уральского государственного университета. Серия «Вычислительная математика и информатика» : Научный рецензируемый журнал. <https://vestnik.susu.ru/cmi> - Текст : электронный.

3. Научный периодический журнал «Вестник Южно-Уральского государственного университета. Серия «Компьютерные технологии, управление, радиоэлектроника»: Научный рецензируемый журнал. <https://vestnik.susu.ru/ctcr> - Текст : электронный.

9. Профессиональные базы данных и информационно-справочные системы

Профессиональная база данных и информационно-справочные системы	Информация о праве собственности (реквизиты договора)
Университетская информационная система РОССИЯ https://uisrussia.msu.ru/	Тематическая электронная библиотека и база для прикладных исследований в области экономики, управления, социологии, лингвистики, философии, филологии, международных отношений, права. свободный

	доступ
научная электронная библиотека Elibrary http://elibrary.ru/	Научная электронная библиотека eLIBRARY.RU - это крупнейший российский информационно-аналитический портал в области науки, технологии, медицины и образования, содержащий рефераты и полные тексты более 26 млн научных статей и публикаций, в том числе электронные версии более 5600 российских научно-технических журналов, из которых более 4800 журналов в открытом доступе свободный доступ
сайт Института научной информации по общественным наукам РАН. http://www.inion.ru	Библиографические базы данных ИНИОН РАН по социальным и гуманитарным наукам ведутся с начала 1980-х годов. Общий объём массивов составляет более 3 млн. 500 тыс. записей (данные на 1 января 2012 г.). Ежегодный прирост — около 100 тыс. записей. В базы данных включаются аннотированные описания книг и статей из журналов и сборников на 140 языках, поступивших в Фундаментальную библиотеку ИНИОН РАН. Описания статей и книг в базах данных снабжены шифром хранения и ссылками на полные тексты источников из Научной электронной библиотеки.
Федеральный портал «Российское образование» [Электронный ресурс] – http://www.edu.ru	Федеральный портал «Российское образование» – уникальный интернет-ресурс в сфере образования и науки. Ежедневно публикует самые актуальные новости, анонсы событий, информационные материалы для широкого круга читателей. Еженедельно на портале размещаются эксклюзивные материалы, интервью с ведущими специалистами – педагогами, психологами, учеными, репортажи и аналитические статьи. Читатели получают доступ к нормативно-правовой базе сферы образования, они могут пользоваться самыми различными полезными сервисами – такими, как онлайн-тестирование, опросы по актуальным темам и т.д.
Информационные технологии – периодическое научно-техническое издание в области информационных технологий, автоматизированных систем и использования информатики в различных приложениях novtex.ru	Издательство выпускает теоретические и прикладные научно-технические журналы, обеспечивающие научной, производственной, обзорно-аналитической и образовательной информацией руководящих работников и специалистов промышленных предприятий, научных академических и отраслевых организаций, а также учебных заведений в области приоритетных направлений развития науки и технологий.
Ассоциация инженерного образования России http://www.ac-raee.ru/	Совершенствование образования и инженерной деятельности во всех их проявлениях, относящихся к учебному, научному и технологическому направлениям, включая процессы преподавания, консультирования, исследования, разработки инженерных решений, оказания широкого спектра образовательных услуг, обеспечения связей с общественностью, производством, наукой и интеграции в международное научно-образовательное

пространство. свободный доступ

10. Программное обеспечение (лицензионное и свободно распространяемое), используемое при осуществлении образовательного процесса

Аудитория	Программное обеспечение	Информация о праве собственности (реквизиты договора, номер лицензии и т.д.)
<p>№ 2116 Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой среднего профессионального образования/бакалавриата/ специалитета/ магистратуры, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей) Лаборатория «Программного обеспечения и сопровождения компьютерных систем» Кабинет информационных систем и технологий АО «НПК «ЭЛАРА»</p>	Windows 7 OLPNLAcdmc	договор №Д03 от 30.05.2012) с допсоглашениями от 29.04.14 и 01.09.16 (бессрочная лицензия)
	Kaspersky Endpoint Security для бизнеса – Расширенный Russian Edition. 150-249 Node 2 year Educational Renewal License	Сублицензионный договор №977_1049.ЕП/25 от 10.12.2025
	Microsoft Visual Studio 2019	свободно распространяемое программное обеспечение (бессрочная лицензия)
	КОМПАС-3D v20 и v21	Сублицензионный договор № Нп-22-00044 от 21.03.2022 (бессрочная лицензия)
	PaitNet	свободно распространяемое программное обеспечение (бессрочная лицензия)
<p>№ 2206 Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой среднего профессионального образования/бакалавриата/ специалитета/ магистратуры, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей) Лаборатория электроэнергетики и электротехники ООО «Чебоксарского электромеханического завода»</p>	Windows 7 OLPNLAcdmc	договор №Д03 от 30.05.2012) с допсоглашениями от 29.04.14 и 01.09.16 (бессрочная лицензия)
	Kaspersky Endpoint Security для бизнеса – Расширенный Russian Edition. 150-249 Node 2 year Educational Renewal License	Сублицензионный договор №977_1049.ЕП/25 от 10.12.2025
	Yandex браузер	Свободное распространяемое программное обеспечение (бессрочная лицензия)
	МТС Линк	Договор №2/2026 (091_168.ЕП/26) от 27.03.2026
<p>№ 103а Помещение для самостоятельной работы обучающихся</p>	Kaspersky Endpoint Security для бизнеса – Расширенный Russian Edition. 150-249 Node 2 year Educational Renewal License	Сублицензионный договор №977_1049.ЕП/25 от 10.12.2025
	MS Windows 10 Pro	договор № 392_469.223.3К/19 от 17.12.19 (бессрочная лицензия)
	AdobeReader	свободно распространяемое программное обеспечение (бессрочная лицензия)
	Гарант- справочно-правовая система	Договор №С-002-2025 от 09.01.2025

	Yandex браузер	свободно распространяемое программное обеспечение (бессрочная лицензия)
	Microsoft Office Standard 2007(Microsoft DreamSpark Premium Electronic Software Delivery Academic (Microsoft Open License	номер лицензии-42661846 от 30.08.2007) с допсоглашениями от 29.04.14 и 01.09.16 (бессрочная лицензия)
	AIMP	отечественное свободно распространяемое программное обеспечение (бессрочная лицензия)

11. Материально-техническое обеспечение дисциплины

Тип и номер помещения	Перечень основного оборудования и технических средств обучения
Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой среднего профессионального образования/бакалавриата/специалитета/ магистратуры/бакалавриата/ специалитета/ магистратуры,, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей) Кабинет систем управления ООО «НПО «Каскад-ГРУП» № 2196 (г. Чебоксары, ул. К.Маркса. 60)	Оборудование: комплект мебели для учебного процесса; доска учебная; стенды Технические средства обучения: компьютерная техника, мультимедийное оборудование (проектор, экран)
Учебная аудитория для проведения учебных занятий всех видов, предусмотренных программой среднего профессионального образования/бакалавриата/специалитета/ магистратуры, оснащенная оборудованием и техническими средствами обучения, состав которых определяется в рабочих программах дисциплин (модулей) Лаборатория «Программного обеспечения и сопровождения компьютерных систем» Кабинет информационных систем и технологий АО «НПК «ЭЛАРА» № 2116 (г. Чебоксары, ул. К.Маркса. 60)	<u>Оборудование:</u> комплект мебели для учебного процесса; доска учебная; стенды, автоматизированные рабочие места на 15 обучающихся, автоматизированное рабочее место преподавателя, <u>Технические средства обучения:</u> компьютерная техника; мультимедийное оборудование (проектор, экран), маркерная доска, программное обеспечение общего и профессионального назначения
Помещение для самостоятельной работы обучающихся № 103а (г. Чебоксары, ул. К.Маркса. 54)	<u>Оборудование:</u> комплект мебели для учебного процесса; <u>Технические средства обучения:</u> компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду Филиала

12. Методические указания для обучающегося по освоению дисциплины

Методические указания для занятий лекционного типа

В ходе лекционных занятий обучающемуся необходимо вести конспектирование учебного материала, обращать внимание на категории, формулировки, раскрывающие содержание тех или иных явлений и процессов, научные выводы и практические рекомендации.

Необходимо задавать преподавателю уточняющие вопросы с целью уяснения теоретических положений, разрешения спорных ситуаций. Целесообразно дорабатывать свой конспект лекции, делая в нем соответствующие записи из основной и дополнительной литературы, рекомендованной преподавателем и предусмотренной учебной программой дисциплины.

Методические указания для занятий семинарского (практического) типа.

Практические занятия позволяют развивать у обучающегося творческое теоретическое мышление, умение самостоятельно изучать литературу, анализировать практику; учат четко формулировать мысль, вести дискуссию, то есть имеют исключительно важное значение в развитии самостоятельного мышления.

Подготовка к практическому занятию включает два этапа. На первом этапе обучающийся планирует свою самостоятельную работу, которая включает: уяснение задания на самостоятельную работу; подбор основной и дополнительной литературы; составление плана работы, в котором определяются основные пункты предстоящей подготовки. Составление плана дисциплинирует и повышает организованность в работе.

Второй этап включает непосредственную подготовку к занятию, которая начинается с изучения основной и дополнительной литературы. Особое внимание при этом необходимо обратить на содержание основных положений и выводов, объяснение явлений и фактов, уяснение практического приложения рассматриваемых теоретических вопросов. Далее следует подготовить тезисы для выступлений по всем учебным вопросам, выносимым на практическое занятие или по теме, вынесенной на дискуссию (круглый стол), продумать примеры с целью обеспечения тесной связи изучаемой темы с реальной жизнью.

Готовясь к докладу или выступлению в рамках интерактивной формы (дискуссия, круглый стол), при необходимости следует обратиться за помощью к преподавателю.

Методические указания к самостоятельной работе.

Самостоятельная работа обучающегося является основным средством овладения учебным материалом во время, свободное от обязательных учебных занятий. Самостоятельная работа обучающегося над усвоением учебного материала по учебной дисциплине может выполняться в библиотеке университета, учебных кабинетах, компьютерных классах, а также в домашних условиях. Содержание и количество самостоятельной работы обучающегося определяется учебной программой дисциплины, методическими материалами, практическими заданиями и указаниями преподавателя.

Самостоятельная работа в аудиторное время может включать:

- 1) конспектирование (составление тезисов) лекций;
- 2) выполнение контрольных работ;
- 3) решение задач;
- 4) работу со справочной и методической литературой;
- 5) работу с нормативными правовыми актами;
- 6) выступления с докладами, сообщениями на семинарских занятиях;
- 7) защиту выполненных работ;
- 8) участие в оперативном (текущем) опросе по отдельным темам изучаемой дисциплины;

9) участие в собеседованиях, деловых (ролевых) играх, дискуссиях, круглых столах, конференциях;

10) участие в тестировании и др.

Самостоятельная работа во внеаудиторное время может состоять из:

1) повторения лекционного материала;

2) подготовки к практическим занятиям;

3) изучения учебной и научной литературы;

4) изучения нормативных правовых актов (в т.ч. в электронных базах данных);

5) решения задач, и иных практических заданий

6) подготовки к тестированию и т.д.;

7) подготовки к практическим занятиям устных докладов (сообщений);

8) подготовки рефератов по заданию преподавателя;

9) выполнения курсовых работ, предусмотренных учебным планом;

10) выделения наиболее сложных и проблемных вопросов по изучаемой теме, получение разъяснений и рекомендаций по данным вопросам с преподавателями на консультациях.

11) проведения самоконтроля путем ответов на вопросы текущего контроля знаний, решения представленных в данной программе задач, тестов, написания рефератов по отдельным вопросам изучаемой темы.

Текущий контроль осуществляется в форме устных, тестовых опросов, докладов.

В случае пропусков занятий, наличия индивидуального графика обучения и для закрепления практических навыков студентам могут быть выданы типовые индивидуальные задания, которые должны быть сданы в установленный преподавателем срок.

13. Особенности реализации дисциплины для инвалидов и лиц с ограниченными возможностями здоровья

Обучение по данной дисциплине инвалидов и лиц с ограниченными возможностями здоровья (далее ОВЗ) осуществляется преподавателем с учетом особенностей психофизического развития, индивидуальных возможностей и состояния здоровья таких обучающихся.

Для студентов с нарушениями опорно-двигательной функции и с ОВЗ по слуху предусматривается сопровождение лекций и практических занятий мультимедийными средствами, раздаточным материалом.

Для студентов с ОВЗ по зрению предусматривается применение технических средств усиления остаточного зрения, а также предусмотрена возможность разработки аудиоматериалов.

По данной дисциплине обучение инвалидов и лиц с ограниченными возможностями здоровья может осуществляться как в аудитории, так и с использованием электронной информационно-образовательной среды, образовательного портала и электронной почты.

ЛИСТ ДОПОЛНЕНИЙ И ИЗМЕНЕНИЙ
рабочей программы дисциплины

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 202__-202__ учебном году на заседании кафедры, протокол № ___ от «» _____ 202__ г.

Внесены дополнения и изменения _____

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 202__-202__ учебном году на заседании кафедры, протокол № ___ от «» _____ 202__ г.

Внесены дополнения и изменения _____

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 202__-202__ учебном году на заседании кафедры, протокол № ___ от «» _____ 202__ г.

Внесены дополнения и изменения _____

Рабочая программа дисциплины рассмотрена, обсуждена и одобрена для исполнения в 202__-202__ учебном году на заседании кафедры, протокол № ___ от «» _____ 202__ г.

Внесены дополнения и изменения _____

